

DERS TANITIM ve UYGULAMA BİLGİLERİ

Dersin Adı	Kodu	Yarıyıl	T+U+L (saat/hafta)	Türü (Z / S)	Yerel Kredi	AKTS
Devre Analizi I	EEE 203	Güz-Bahar	03+00+02	Seçmeli	4	6
Akademik Birim:	Elektrik-Elektronik Mühendisliği					
Öğrenim Türü:	Örgün Eğitim					
Ön Koşullar	-					
Öğrenim Dili:	İngilizce					
Dersin Düzeyi:	Lisans					
Dersin Koordinatörü:	- -					
Dersin Amacı:	Bu dersin amacı, temel devre değişkenleri, temel devre elemanları, devre çözüm tekniklerini, RL, RC, RLC devrelerinin cevaplarını ve işlemsel kuvvetlendiriciyi incelemektir.					
Dersin İçeriği:	Devre değişkenleri ve devre elemanları; direnç içeren basit devreler; devre analizi teknikleri; işlemsel kuvvetlendiriciler ve uygulamaları; bobin ve kondansatör içeren devrelerin analizleri; birinci dereceden RL ve RC devre cevapları, RLC devrelerin doğal ve basamak cevapları.					
Dersin Öğrenme Çıktıları (ÖÇ):						
Dersin Öğrenme Yöntem ve Teknikleri	Ders 4 modülden oluşmaktadır. 3 haftadan oluşan her modülde ilk hafta ders anlatımından sonra uygulamalar (veya gözlemler) yoluyla kavramların içselleştirilmesi sağlanır. Her modülün sonunda öğrencilerin bir proje yaparak modülde öğrendikleri kavramları bir projede uygulamaları ve sunmaları istenir. Uygulamaların ders değerlendirmesindeki ağırlığı , proje değerlendirmesinde proje raporunun ağırlığı , proje sunumunun ağırlığı ve proje sunumu için akran değerlendirilmesi olur.					

HAFTALIK PROGRAM

Hafta	Konular	Ön Hazırlık
-------	---------	-------------

Kadir Has Üniversitesi'nde bir dönem 14 haftadır, 15. ve 16. hafta sınav haftalarıdır.

ZORUNLU ve ÖNERİLEN OKUMALAR

Electric Circuits, James W. Nilsson, Susan A. Riedel, Pearson Education Inc., Upper Saddle River, NJ, ISBN:0-13-503165-6.

DİĞER KAYNAKLAR

Robert L. Boylestad, Introductory Circuit Analysis, Pearson-Prentice Hall, New Jersey.

DEĞERLENDİRME SİSTEMİ

Yarıyıl İçi Çalışmaları	Sayı	Katkı Payı (%)
Total:	0	0

İŞ YÜKÜ HESAPLAMASI

Etkinlikler	Sayısı	Süresi (saat)	Toplam İş Yüğü (saat)
Toplam İş Yüğü (saat):			0

1 AKTS = 25 saatlik iş yüğü

PROGRAM YETERLİLİKLERİ (PY) ve ÖĞRENME ÇIKTILARI (ÖÇ) İLİŞKİSİ

#	PY1	PY2	PY3	PY4	PY5	PY6	PY7	PY8	PY9	PY10
---	-----	-----	-----	-----	-----	-----	-----	-----	-----	------

Katkı Düzeyi: 1 Düşük, 2 Orta, 3 Yüksek