

DERS TANITIM ve UYGULAMA BİLGİLERİ

Dersin Adı	Kodu	Yarıyıl	T+U+L (saat/hafta)	Türü (Z / S)	Yerel Kredi	AKTS
Elektronik Tasarım Projesi	EEE 208	Güz	03+00+00	Seçmeli	3	6
Akademik Birim:	Elektrik-Elektronik Mühendisliği					
Öğrenim Türü:	Örgün Eğitim					
Ön Koşullar	EEE 205					
Öğrenim Dili:	İngilizce					
Dersin Düzeyi:	Lisans					
Dersin Koordinatörü:	- -					
Dersin Amacı:	Elektronik tasarım ve üretim süreçlerinde sağlam bir anlayış ve pratik beceriler kazandırmak					
Dersin İçeriği:	Bir ürün için elektronik tasarım ve üretim adımları: ihtiyaç ve piyasa analizi, kavramsal tasarım, devre tasarımı, benzetim, prototipleme, baskılı devre tasarımı, baskılı devre üretimi, montaj, kutulama, test, arıza giderme, kullanım kılavuzu. Örnek projeler: Güç kaynağı, transistörlü zaman gecikmeli aç-kapa kontrol, geçen nesne sayacı.					
Dersin Öğrenme Çıktıları (ÖÇ):						
Dersin Öğrenme Yöntem ve Teknikleri	Ders, bireysel ve grup projeleri, elektronik tasarım yazılımı ve üretim aletleri kullanımı					

HAFTALIK PROGRAM

Hafta	Konular	Ön Hazırlık
-------	---------	-------------

Kadir Has Üniversitesi'nde bir dönem 14 haftadır, 15. ve 16. hafta sınav haftalarıdır.

ZORUNLU ve ÖNERİLEN OKUMALAR

Ders notları

DİĞER KAYNAKLAR

Beginning analog electronics through projects, Andrew Singmin, 2001. KHÜ: TK9965 .S544 2001 EB
Beginning digital electronics through projects, Andrew Singmin, 2000. KHÜ: TK9965 .S5443 2001
Practical Electronics for Inventors, Paul Scherz, Simon Monk, 2013.

DEĞERLENDİRME SİSTEMİ

Yarıyıl İçi Çalışmaları	Sayı	Katkı Payı (%)
Total:	0	0

İŞ YÜKÜ HESAPLAMASI

Etkinlikler	Sayısı	Süresi (saat)	Toplam İş Yüğü (saat)
Toplam İş Yüğü (saat):			0

1 AKTS = 25 saatlik iş yükü

PROGRAM YETERLİLİKLERİ (PY) ve ÖĞRENME ÇIKTILARI (ÖÇ) İLİŞKİSİ

#

Katkı Düzeyi: 1 Düşük, 2 Orta, 3 Yüksek