

DERS TANITIM ve UYGULAMA BİLGİLERİ

Dersin Adı	Kodu	Yarıyıl	T+U+L (saat/hafta)	Türü (Z / S)	Yerel Kredi	AKTS
Yazılım-Donanım Entegrasyonu Projesi	EEE 309	Güz	03+00+00	Seçmeli	3	6
Akademik Birim:		Mühendislik ve Doğa Bilimleri				
Öğrenim Türü:		Örgün Eğitim				
Ön Koşullar		Programlama				
Öğrenim Dili:		İngilizce				
Dersin Düzeyi:		Lisans				
Dersin Koordinatörü:		- -				
Dersin Amacı:		Karmaşık sistemlerin tasarımı ve geliştirilmesi için donanım ve yazılım bileşenlerinin entegrasyonu için gerekli kavramlar ve araçlar için bir temel sağlamak.				
Dersin İçeriği:		Yazılım ve mikrodenetleyici tabanlı sistem (örn. osiloskop veya spektrum analizörü) tasarımı ve gerçekleştirilmesi: analog sinyaller; dijital sinyaller; örnekleme teoremi; analog-dijital ve dijital-analog çeviricilerin temelleri; mikrodenetleyici tabanlı veri toplama sistemleri; hızlı Fourier dönüşümü; grafiksel kullanıcı arayüzü tasarımı.				
Dersin Öğrenme Çıktıları (ÖÇ):						
Dersin Öğrenme Yöntem ve Teknikleri		Ders, bireysel ve grup projeleri, hesaplama araçları ve kodlama, elektronik tasarım yazılımları ve üretim araçları				

HAFTALIK PROGRAM

Hafta	Konular	Ön Hazırlık
-------	---------	-------------

Kadir Has Üniversitesi'nde bir dönem 14 haftadır, 15. ve 16. hafta sınav haftalarıdır.

ZORUNLU ve ÖNERİLEN OKUMALAR

Data Acquisition Systems: From Fundamentals to Applied Design, Maurizio Di Paolo Emilio, Springer, ISBN 978-1-4614-4213-4, 2013.

DİĞER KAYNAKLAR

A Practical Introduction to Hardware/Software Codesign, Patrick Schaumont, Springer, ISBN 978-1-4899-9060-0, 2013.

DEĞERLENDİRME SİSTEMİ

Yarıyıl İçi Çalışmaları	Sayı	Katkı Payı (%)
Total:	0	0

İŞ YÜKÜ HESAPLAMASI

Etkinlikler	Sayısı	Süresi (saat)	Toplam İş Yüğü (saat)
Toplam İş Yüğü (saat):			0

1 AKTS = 25 saatlik iş yüğü

PROGRAM YETERLİLİKLERİ (PY) ve ÖĞRENME ÇIKTILARI (ÖÇ) İLİŞKİSİ

#

Katkı Düzeyi: 1 Düşük, 2 Orta, 3 Yüksek